

(11)Publication number:

01-144741

(43) Date of publication of application: 07.06.1989

(51)Int.CI.

H04L 11/00

(21)Application number: 62-302643

(71)Applicant:

TOSHIBA CORP

(22)Date of filing:

30.11.1987

(72)Inventor:

CHIYUUJI TOSHIYUKI

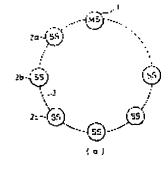
IWASAKI KAZUNORI

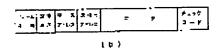
(54) LOOP-TYPE COMMUNICATION SYSTEM

(57)Abstract:

PURPOSE: To easily confirm the connecting order of a slave station by transmitting an address transmission frame.

CONSTITUTION: When the address transmission frame which obtains the special address of a simultaneous multi-address, etc., as a transmission source address is transmitted from a master station 1 at the confirming time of the connecting order of slave stations 2a, 2b~2n, the address transmission frame is received by the slave station and a repeating is stopped. Its own station address is added to the address information of the received address transmission frame and the new address transmission frame is prepared to obtain the special address as the transmission source address and transmitted. Such a processing is successively executed by repeating it at every slave station to receive the address transmission frame. Thus, the address of the slave station which executes the reception and transmission processings of this address transmission frame is successively stored to the address information of the address transmission frame and the connecting order of the plural slave stations can be easily confirmed from these information.





LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

⑫ 公 開 特 許 公 報(A)

平1-144741

⑤Int.Cl.4
H 04 L 11/00

識別記号 330 庁内整理番号 7928-5K @公開 平成1年(1989)6月7日

審査請求 未請求 発明の数 1 (全6頁)

匈発明の名称

ループ式通信システム

②特 頭 昭62-302643

@出 願 昭62(1987)11月30日

個発 明 者 仲 治

俊 行和 則

神奈川県川崎市幸区柳町70番地 株式会社東芝柳町工場内神奈川県川崎市幸区柳町70番地 株式会社東芝柳町工場内

砂発明者 岩崎 和則砂出願人 株式会社東芝

神奈川県川崎市幸区堀川町72番地

の代 理 人 弁理士 鈴江 武彦

外2名

明 知 曹

1. 発明の名称

ループ式通信システム

- 2. 特許請求の範囲
- (1) 制御機能を有する主局と複数の従局とをループ状の伝送路に接続し、この伝送路上にフレームを周回させて通信を行うループ式通信システムにおいて、

前記各局は、フレームの宛先アドレス・フィールドが自局または自局が属するグループのアドレスであるとき、上記フレームを受信して所定の処理を実行する手段と、上記送信元アドレスであるとが、上記フレームの中継送信を中止する手段とをそれぞれ具備し、

前記主局は従局の接続順序の確認時に前記特殊 アドレスを送信元アドレスとしたアドレス伝達フ レームを送信する手段を備え、前記各従局は上記 アドレス伝達フレームを受信したとき、 該アドレ ス伝達フレームのデータ部にアドレス情報として 自局アドレスを付加し、且つ前記特殊アドレスを 送信元アドレスとした新たなアドレス伝達フレー ムを作成して送信する手段をそれぞれ備えたこと を特徴とするループ式通信システム。

(2) 送信元アドレスとして用いられる特殊アドレスは、一斉同報アドレスからなるものである特許なの範囲第1項記載のループ式通信システム。
3. 発明の詳細な説明

[発明の目的]

(産業上の利用分野)

本発明はループ状の伝送路に接続された通信 局の接続順序を容易に確認することのできるルー プ式通信システムに関する。

(従来の技術)

通信システムの1つの形態に、制御機能を有する主局と複数の従局とをループ状の伝送路に接続し、この伝送路上にフレームを周回させて通信を行うループ式通信システムがある。このようなシステムにあっては、上記主局にてループ状の伝送路に接続された複数の従局の接続順序を確認し

たいことがしばしば生 。このような従属接続順序の確認要求に対して、従来では専ら次のような手法がとられている。

① その1つに接続位置を確認したい従母に対して主局からループバック指示を与え、主局では既に接続位置のわかっている従母との間で、例えばその下流側から順に所定の信号を送受信する。そして各従局からの応答フレームを受信する方向が、上記ループバックが設定された従局の接続位置を認識する。これを順次実行して各従局の接続位置をそれぞれ検出する。

しかしこの方式はソフトウェアによる制御に委 ねられる為、従局の接続位置確認の処理に長時間 を要し、またループバックを用いる為に伝送路に 対して外乱を誘発し易いと云う問題がある。

② 一方、伝送路に接続された全ての従局が受信可能なように指示したフレームを主向から送信し、 各従局では伝送路上での接続順序に従って上記フレームを受信する。そしてフレームを受信した従

接続順序を確認することが可能となる。

しかし各従周が上述したようにしてフレームの 受信時に、そのデータ領域に自局アドレスを挿入 し、そのフレームをループ下流に送信するには、 相当高速な処理機能を備える必要がある。しかも このような高速処理機能を各従局に要求すること は、徒に従局の構成の複雑化を招来するだけであ り、従局の通信性能の向上には本質的に寄与しな い等の問題がある。

(発明が解決しようとする問題点)

このように従来のループ式通信システムにあっては、ループ状の伝送路に接続された複数の従 局の接続順序を確認する上で種々の問題があった。

本発明はこのような事情を考慮してなされたもので、その目的とするところは、ループ状の伝送路に接続された複数の従局の接続順序を、簡易に効率良く確認することのできる処理機能を確えたループ式通信システムを提供することにある。

[発明の構成]

(問題点を解決するための手段)

周は、それ ・自局アドレスを含むフレームを上 記受信フレームに付加してループの下流に送信す る。各従局が自局アドレスを含むフレームを順に 付加して通信すれば、ループ状の伝送路を一巡し たフレームを主局が受信したとき、そのフレーム には従局のアドレスがその接続順序で付加されて いることになる。

しかしこの方式では伝送路を介して通信されるフレームが従局を介する都度、長くなる。 これ故、例えば回線交換を行うべく一定周期でフレームを 周回させる必要のある通信システムには適用できないと云う問題がある。

③ 更には、予め十分大きなデータ領域を設定したフレームを主局から全従局が受信し得るように送信し、各従局は伝送路への接続順序に従って上記フレームを順に受信し、自局アドレスを上記データ領域に順に挿入してループ状の伝送路を一巡に走ったフレームを受信すれば、そのデータ領域に従ののアドレスが順に挿入されていることから、その

本発明は制御機能を有する主局と複数の従局とをループ状の伝送路に接続し、この伝送路上にフレームを周回させて通信を行うループ式通信システムにおいて、

前記各局に、フレームの宛先アドレス・フィー ルドが自局または自局が属するグループのアドレ スであるときに上記フレームを受信して所定の処 理を実行する機能と、上記フレームの送信元アド レス・フィールドが自局アドレスまたは一斉同報 アドレス等の特殊アドレスであるときに上記フレ 一ムの中継送信を中止する機能とをそれぞれ設け、 更に前記主局には従局の接続順序の確認時に前記 特殊アドレスを送信元アドレスとしたアドレス伝 違フレームを送信する機能を設けると共に、前記 各従局には上記アドレス伝達フレームを受信した とき、該アドレス伝達フレームのアドレス情報に 自局アドレスを付加し、且つ前記特殊アドレスを **送信元アドレスとした新たなアドレス伝達フレー** ムを作成して必信する機能をそれぞれ設けたこと 、を特徴とするものである。

(作用)

この結果、各従同はそれぞれ十分な余裕をもって自局アドレスをアドレス伝達フレームに付加することが可能となり、ループ状の伝送路を上記アドレス伝達フレームが一巡したとき、そのアドレス情報にはループ状伝送路に接続された従局のアドレス情報がその接続顧序で格納されていること

即ち、これらの局1、2a、2b、2c、…は、第2 図に示すように直並列変換器11と並直列変換器12 を介して伝送路3に接続され、上流局から送られてきたフレームを上記直並列変換器11を介して取 込み、また並直列変換器12を介して下流局へフレームを送信する。

フレーム同期検出部13は上記直並列変換器11を介して取込まれたフレームのフレーム同期信号を

になり、この可報から複数の従局の接続順序を簡 島に確認できることになる。

(灾施例)

以下、図面を参照して本発明の一実施例につき説明する。

前記主局1 はこのようなフレームが前記伝送路3 上に整数個人るようにその伝送路長を等化的に調整し、伝送路3 を介する通信を制御管理してい

校出して受信制御部14を起動し、ラッチ回路15は 受信制御部14の制御により直並列変換器11からの 該フレームをラッチする。空きフレーム検出部16 は上記ラッチ回路15に取込まれたフレームが空き フレームか否かを前記空怨表示フィールドを監視 する。宛先アドルス検出部17は上記フレームの宛 先アドレス・フィールドを監視し、その宛光アド レスが白局アドレスであるか、次周に属するグル ープのアドレスであるか、また一斉同報アドレス であるか等を検出する。送信元アドレス検出部18 は上記フレームの送信元アドレス・フィールドを 監視し、その送信元アドレスが自局アドレスであ るか、また一斉同報アドレス等の特殊アドレスで あるか符を校出する。そしてCRCチェック部19 は前記チェック・コードに従い、前記フレームの データ誤りを検出する。

前記受信制御郎 14はこれらの検出結果に従い、前記ラッチ回路 15に 収込まれたフレームが自局宛のものであるとき、受信バッファ 20を駆動して上記フレームのデーク・フィールドに挿人されてい

るデータを受信処理する。 モして受信バッファ 20 にて受信されたデータは C P U バス 21を介して C P U 22に取込まれ、所定の処理に供される。ま た或いは上記 C P U バス 21分 してメモリ 28に格納 される。

尚、前記受信制御部14は送信制御部24と共に上記CPUバス24を介してCPU22に接続され、このCPU22によってそれぞれ動作制御される。

一方、前記送信制御部24は自局からの送信データがあるとき、或いは前記ラッチ回路15に取込まれたフレームが自局宛のものでないときに起動される。そして前記ラッチ回路15に取込まれたフレームが他局宛のものであるときには、そのフレームを遅延回路25を介してセレクタ26に取込みにこれを前記並直列変換器12を介して下流局へ送信している。つまりフレームを中継して下流局に出力する。

また自局からの送信データがある場合、送信制 御部24は前記ラッチ回路15に収込まれたフレーム が空きフレームであるが否かを確認する。そして

確認する場合、次のようにして処理が行われる。

第3 図乃至第5 図はこの従局接続順序の確認処理を簡単に説明する為のもので、第3 図は主局に対して3つの従局A、B、C が伝送路3 に接続されてループ式通信システムが構成されている例を示している。

今、主局」に対して従島接続順序の確認要求が 危せられると、主局1は第4間に示すようなアド レス伝達フレームを生成する。このアドレス伝達 フレームは、宛先アドレスおよび送信元アドレス をそれぞれ一斉同報アドレス、および一斉同報ア ドレス等の特殊アドレスとし、データ・フィール ドにエントリ数を格納するエリアと各従局の局ア ドレスを順に格納する為のエリアを設定したフレームからなる。

尚、主局 1 から上記アドレス伝達フレームが送信されるとき、第 5 図(a)に示すように局アドレス格納エリアは初期化されており、局アドレス格納エリアにアドレス情報が格納されていないことからエントリ数は" O " に設定されている。

空きフレー 本であるとき、空源パターン発生部27からセレクタ26を介して窓パターンを求めて空窓表示情報とする。そして送信パッファ28からセレクタ26を介して完全に対して記憶にアドレス、および送信データを求める。そしてこれらのデータに対してCRC発生回路28にてチェック・コードを作成し、前述したフォーマトのフレームを作成して前記並直列変換器12から送信出力するものとなっている。

以上のように構成された局によって、伝送路3を介するフレームの受信制御および送信制御が行われる。そして特に器フレームの処理が行われたとき、その選フレームの送信元アドレス・ロルドの監視が行われて、その送信元アドレスが自局アドレスであるときにはその受信フレームの次局への中継を中止する。

以上のような機能を備えた局によって構成される本ループ式通信システムにおいて、前記主局1 が伝送路3に接続された複数の従局の接続順序を

このようなアドレス伝達フレームが主局Iから伝送路3に送信されると、このアドレス伝達スレースは経路3に接続された従局、ここでは従局Aにて受信される。すると従局Aは、上記アドレス伝達フレームの送信元アドレスなので较テドレスなのでないとアドレスなのでは、サンス伝達フレームの次局への中継を中止する。

しかる後、以上のようにして生成された新たなアドレス伝達フレームが伝送路3に送信される。 するとその下流の従局Bがこのアドレス伝達フレームを受信し、上述した従局Aと同様に動作する。 そして従局Bのアドレスを付加したアドレス伝達フレームを第5図(c)に示すようにして生成し、これを伝送路3に送信する。 そしてこのアドレス 伝達フレームを受信した次の従局Cも同様に動作し、第5図(d)に示すようなアドレス伝達フレームを生成する。

このように本システムによれば、アドレス伝達フレームの伝達によって非常に簡易に従局の接続順序を確認することができる。 しかも各局はその送信元アドレスが一斉同報アドレス等の特殊アド

[発明の効果]

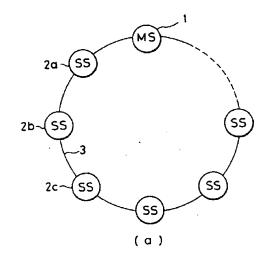
以上説明したように本発明によれば、ループ上に接続された複数の従局の接続順序を簡易に、 且つ効果的に確認することができる等の実用上多 大なる効果が奏せられる。

4. 図面の簡単な説明

図は木発明の一実施例を示すもので、第1図はループ状通信システムの概略構成と通信フレームのフォーマット例を示す図、第2図は局の構成のので、第3図は接続順序確認の処理を説明する為の簡易化された通信システムの構成のである。

1…主局、2a、2b、2n…従局、 3…伝送路、14…受信制御郎、17…宛先アドレス検出部、18… 送信元アドレス検出郎、24…送信制御邸。 レスであるとき、そのフレームの次局への中継を 中止し、白局アドレスを付加した新たなアドレス 伝達フレームを生成してこれを送信するので、十 分な時間的余裕を持って動作することができる。

それ故、従来システムに見られたような不具合 を招来することなしに、簡易に、且つ効率良く従 局の接続順序情報を求めることが可能となる。



_					
フレーム	空寒	宛 先	送信元	= - 9	チェック
同 期	表示	アドレス	アドレス	, ,	3 - 4
1				<u> </u>	·

(b)

第 1 図

出願人代理人 弁理士 鈴江武彦

